## FAIRCHILD

SEMICONDUCTOR

# DM74LS154 4-Line to 16-Line Decoder/Demultiplexer

#### **General Description**

Each of these 4-line-to-16-line decoders utilizes TTL circuitry to decode four binary-coded inputs into one of sixteen mutually exclusive outputs when both the strobe inputs, G1 and G2, are LOW. The demultiplexing function is performed by using the 4 input lines to address the output line, passing data from one of the strobe inputs with the other strobe input LOW. When either strobe input is HIGH, all outputs are HIGH. These demultiplexers are ideally suited for implementing high-performance memory decoders. All inputs are buffered and input clamping diodes are provided to minimize transmission-line effects and thereby simplify system design.

#### **Features**

Decodes 4 binary-coded inputs into one of 16 mutually exclusive outputs

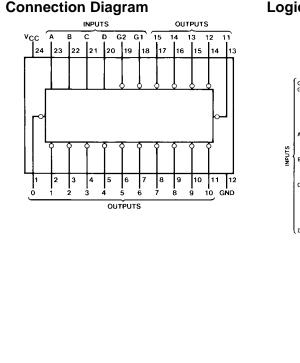
August 1986

Revised March 2000

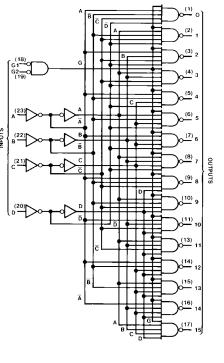
- Performs the demultiplexing function by distributing data from one input line to any one of 16 outputs
- Input clamping diodes simplify system design
- High fan-out, low-impedance, totem-pole outputs
- Typical propagation delay
  3 levels of logic
  23 ns
  Strobe
  19 ns
- Typical power dissipation 45 mW

#### **Ordering Code:**

Order Number	Package Number	Package Description
DM74LS154WM	M24B	24-Lead Small Outline Integrated Circuit (SOIC), JEDEC MS-013, 0.300 Wide
DM74LS154N	N24A	24-Lead Plastic Dual-In-Line Package (PDIP), JEDEC MS-010, 0.600 Wide
Devices also available	in Tane and Reel Specify	by appending the suffix letter "X" to the ordering code



#### Logic Diagram



www.fairchildsemi.com

DM74LS154

Fun	ctio	n T	abl	е																	
		Inpu	ts				Outputs														
G1	G2	D	С	В	Α	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
L	L	L	L	L	L	L	Н	Н	Н	Н	Н	Н	Н	Н	Н	Н	Н	Н	Н	Н	Н
L	L	L	L	L	н	н	L	н	н	н	н	н	н	н	н	н	н	н	н	н	н
L	L	L	L	н	L	н	н	L	н	н	н	н	н	н	н	н	н	н	н	н	н
L	L	L	L	н	н	н	н	н	L	н	н	н	н	н	н	н	н	н	н	н	н
L	L	L	н	L	L	н	н	Н	н	L	н	н	н	н	н	н	н	н	н	н	н
L	L	L	н	L	н	н	н	Н	н	Н	L	н	н	н	н	н	н	н	н	н	н
L	L	L	н	н	L	н	н	н	н	н	н	L	н	н	н	н	н	н	н	н	н
L	L	L	н	н	н	н	н	н	н	н	н	н	L	н	н	н	н	н	н	н	н
L	L	н	L	L	L	н	н	н	н	н	н	н	н	L	н	н	н	н	н	н	н
L	L	н	L	L	н	н	н	н	н	н	н	н	н	н	L	н	н	н	н	н	н
L	L	н	L	н	L	н	н	н	н	н	н	н	н	н	н	L	н	н	н	н	н
L	L	н	L	н	н	н	н	н	н	н	н	н	н	н	н	н	L	н	н	н	Н
L	L	н	н	L	L	н	н	н	н	н	н	н	н	н	н	н	н	L	н	н	н
L	L	н	н	L	н	н	н	н	н	н	н	н	н	н	н	н	н	н	L	н	н
L	L	н	н	н	L	н	н	н	н	н	н	н	н	н	н	н	н	н	н	L	н
L	L	н	н	н	н	н	н	н	н	н	н	н	н	н	н	н	н	н	н	н	L
L	н	Х	Х	Х	х	н	н	н	н	н	н	н	н	н	н	н	н	н	н	н	н
н	L	Х	Х	Х	Х	н	н	н	н	н	н	н	н	н	н	н	н	н	н	н	н
н	Н	Х	Х	Х	Х	н	н	н	н	н	н	н	н	н	н	н	н	н	н	н	н
H = HIG		L																			

L = Low Level X = Don't Care

www.fairchildsemi.com

#### Absolute Maximum Ratings(Note 1)

Supply Voltage	7V
Input Voltage	7V
Operating Free Air Temperature Range	$0^{\circ}C$ to $+70^{\circ}C$
Storage Temperature Range	$-65^{\circ}C$ to $+150^{\circ}C$

Note 1: The "Absolute Maximum Ratings" are those values beyond which the safety of the device cannot be guaranteed. The device should not be operated at these limits. The parametric values defined in the Electrical Characteristics tables are not guaranteed at the absolute maximum ratings. The "Recommended Operating Conditions" table will define the conditions for actual device operation.

# DM74LS154

### **Recommended Operating Conditions**

Symbol	Parameter	Min	Nom	Max	Units	
V <sub>CC</sub>	Supply Voltage	4.75	5	5.25	V	
V <sub>IH</sub>	HIGH Level Input Voltage	2			V	
V <sub>IL</sub>	LOW Level Input Voltage			0.8	V	
юн	HIGH Level Output Current			-0.4	mA	
OL	LOW Level Output Current			8	mA	
T <sub>A</sub>	Free Air Operating Temperature	0		70	°C	

#### **Electrical Characteristics**

over recommended operating free air temperature range (unless otherwise noted)

Symbol	Parameter	Conditions	Min	Typ (Note 2)	Мах	Units
VI	Input Clamp Voltage	$V_{CC} = Min, I_I = -18 \text{ mA}$			-1.5	V
V <sub>OH</sub>	HIGH Level Output Voltage	$V_{CC} = Min, I_{OH} = Max$ $V_{IL} = Max, V_{IH} = Min$	2.7	3.4		V
V <sub>OL</sub>	LOW Level	V <sub>CC</sub> = Min, I <sub>OL</sub> = Max		0.25	0.4	
	Output Voltage	$V_{IL} = Max, V_{IH} = Min$		0.35	0.5	V
		$I_{OL} = 4 \text{ mA}, V_{CC} = \text{Min}$		0.25	0.4	
I <sub>I</sub>	Input Current @ Max Input Voltage	$V_{CC} = Max, V_I = 7V$			0.1	mA
IIH	HIGH Level Input Current	$V_{CC} = Max, V_I = 2.7V$			20	μA
IIL	LOW Level Input Current	$V_{CC} = Max, V_I = 0.4V$			-0.4	mA
I <sub>OS</sub>	Short Circuit Output Current	V <sub>CC</sub> = Max (Note 3)	-20		-100	mA
I <sub>CC</sub>	Supply Current	V <sub>CC</sub> = Max (Note 4)		9	14	mA

Note 2: All typicals are at V<sub>CC</sub> = 5V,  $T_A = 25^{\circ}C$ .

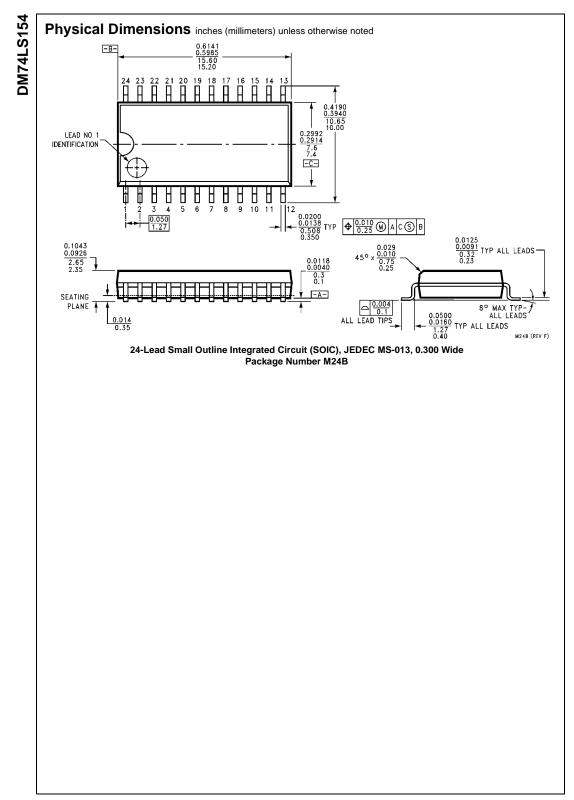
Note 3: Not more than one output should be shorted at a time, and the duration should not exceed one second.

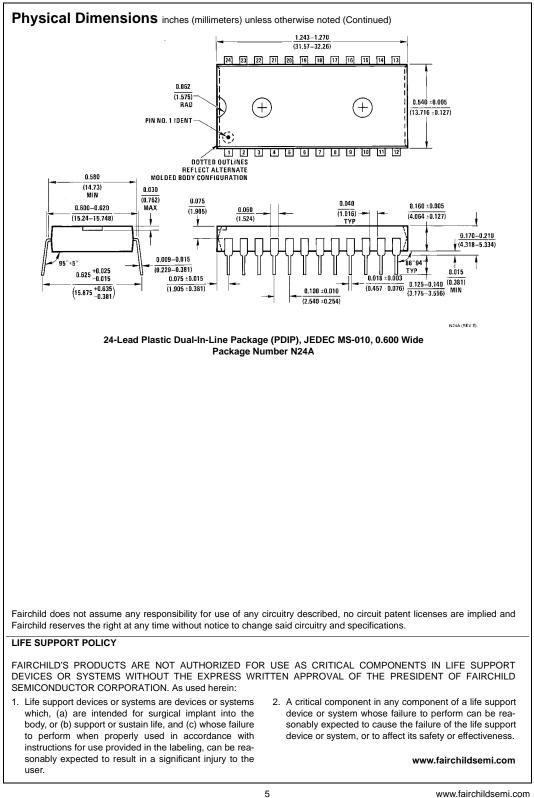
Note 4:  $I_{CC}$  is measured with all outputs OPEN and all inputs GROUNDED.

## **Switching Characteristics**

at  $V_{CC} = 5V$  and  $T_A = 25^{\circ}C$ 

Symbol	Parameter	From (Input)					
		To (Output)	C <sub>L</sub> = 15 pF		C <sub>L</sub> = 50 pF		Units
			Min	Max	Min	Max	t
t <sub>PLH</sub>	Propagation Delay Time	Data ta Outsut		30		35	
	LOW-to-HIGH Level Output	Data to Output					ns
t <sub>PHL</sub>	Propagation Delay Time	Data to Output		30		35	ns
	HIGH-to-LOW Level Output	Data to Output		30			115
t <sub>PLH</sub>	Propagation Delay Time	Strobe to Output		20		25	ns
	LOW-to-HIGH Level Output	Strobe to Output				20	115
t <sub>PHL</sub>	Propagation Delay Time	Straha ta Outaut		25		35	
	HIGH-to-LOW Level Output	Strobe to Output	1				ns





www.fairchildsemi.com