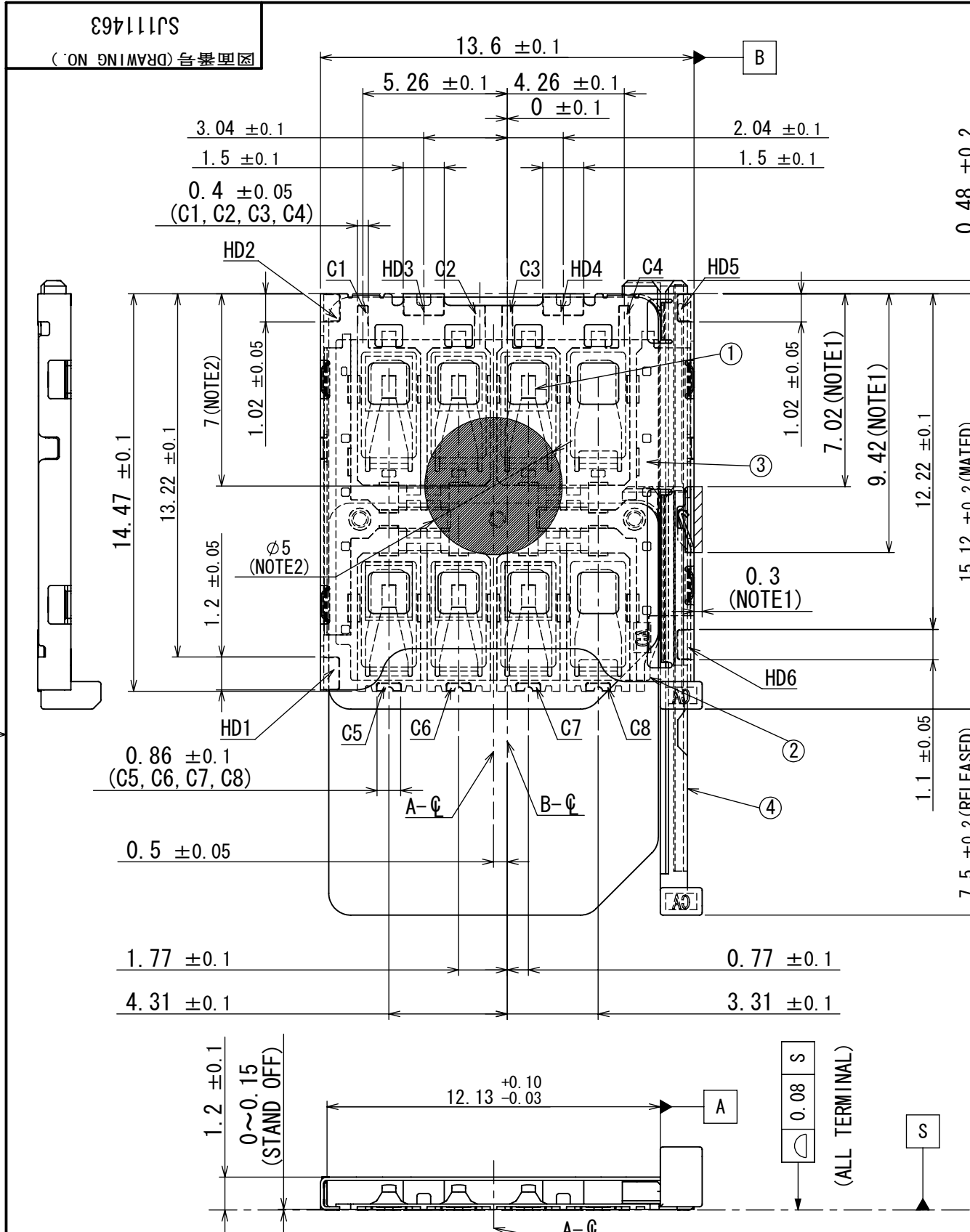
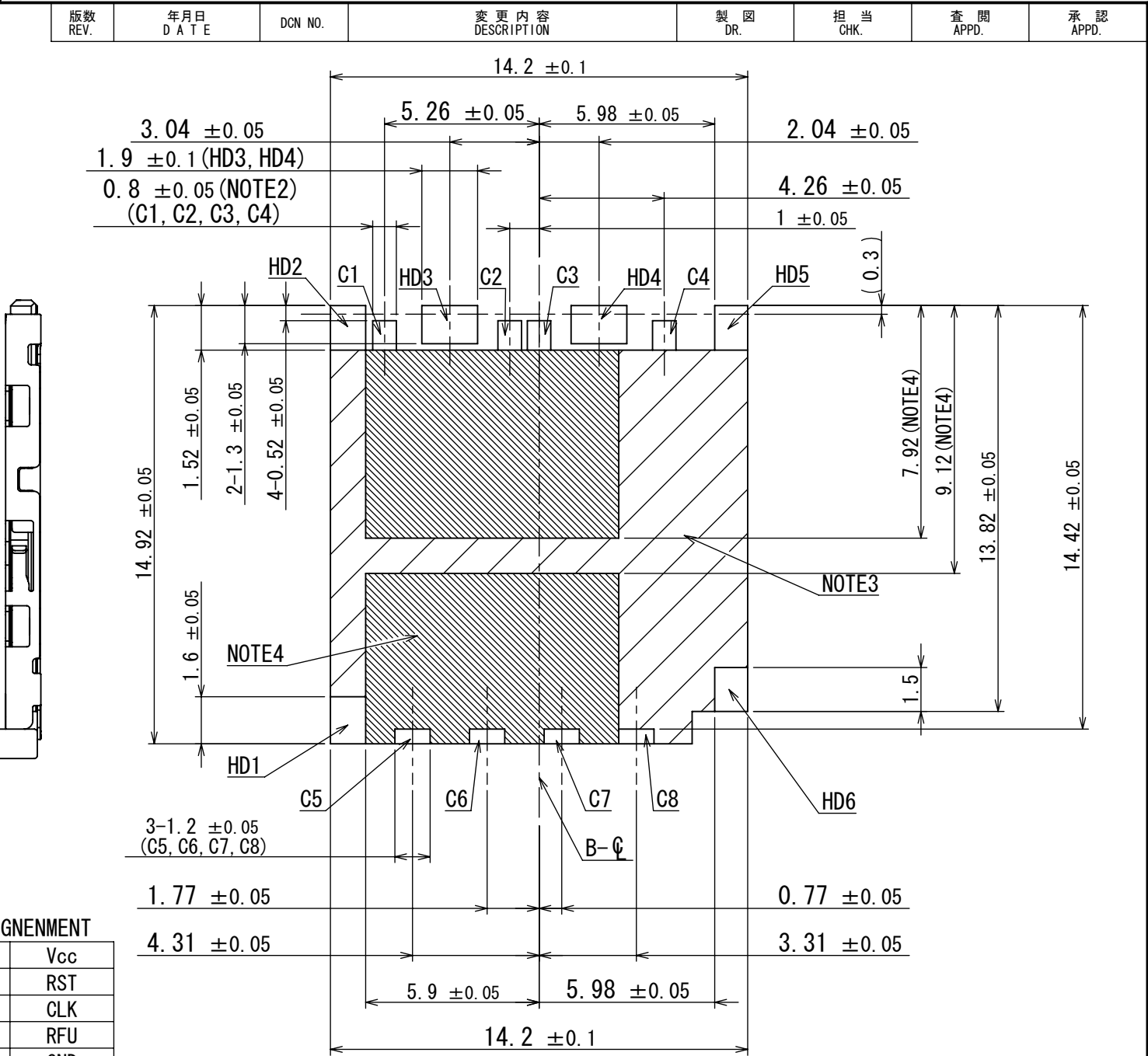




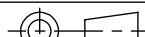
NOTE1. THERE IS NO APPLY THE LOAD ON THIS AREA BY THE CASE.
NOTE2. VACUUM AREA.
NOTE3. ONLY GND PATERN AND GND VIA HOLE IN ALLOWED IN IS AREA.
NOTE4. NO PATERN, VIA HOLE IN THIS AREA

注1. 本面に筐体と接触しないようにしてください。
注2. 吸着エリア。
注3. 底面部が金属につき、GNDパターン及びGNDビアのみ可とする。
注4. コンタクト可動部につき、パターン及びビアを禁止する。

PIN ASSIGNMENT	
C1	Vcc
C2	RST
C3	CLK
C4	RFU
C5	GND
C6	Vpp
C7	I/O
C8	RFU



4	PULL LEVER	1	46Ny		
3	COVER FRAME (HOLD DOWN)	1	STAINLESS	TERMINAL AREA: Au OVER Ni	
2	HOUSING	1	LCP		
1	CONTACT	6	COPPER ALLOY	CONTACTING AREA: Au OVER Ni TERMINAL AREA: Au OVER Ni	
符号 NO.	名 称 DESCRIPTION	個 数 QTY.	材 料 MATERIAL	仕 上 FINISH	備 考 REMARKS

仕様書(SPECIFICATION)		第1版(ORIGINAL DATE) 2011/11/24		尺度(SCALE) 5 : 1	シリーズ(SERIES) SF50	日本航空電子工業株式会社  JAPAN AVIATION ELECTRONICS INDUSTRY,LTD.	SIZE A3
JACS-10787* JABL-10787*		製図 DR.		名称(TITLE) SF50S006V4C			
一般公差(GENERAL TOLERANCE)		担当 CHK.		質量(MASS) 			
寸法(DIMENSION)		査閲 APPD.					
角度(ANGLES)		承認 APPD.					
. ±0.8		×° ±				図面番号(DRAWING NO.) SJ111463	版数 (REV.) 1
. × ±0.4		×°×' ±					
. ×× ±0.1							
. ××× ±							